

(19) 日本国特許庁 (J P)

(12) 公 開 特 許 公 報 (A)

(11) 特許出願公開番号

特開2000-244367

(P2000-244367A)

(43) 公開日 平成12年9月8日(2000.9.8)

(51) Int.Cl.<sup>7</sup>

識別記号

F I

テーム(参考)

H 0 4 B 1/707  
1/10

H 0 4 J 13/00  
H 0 4 B 1/10

D 5 K 0 2 2  
K 5 K 0 5 2

審査請求 未請求 請求項の数10 O L (全 22 頁)

(21) 出願番号 特願平11-47143

(22) 出願日 平成11年2月24日(1999.2.24)

(71) 出願人 000006013

三菱電機株式会社

東京都千代田区丸の内二丁目2番3号

(72) 発明者 石岡 和明

東京都千代田区丸の内二丁目2番3号 三

菱電機株式会社内

(72) 発明者 村井 英志

東京都千代田区丸の内二丁目2番3号 三

菱電機株式会社内

(74) 代理人 100089118

弁理士 酒井 宏明

Fターム(参考) 5K022 EE02 EE33 EE36

5K052 AA12 BB08 CC06 DD03 EE01

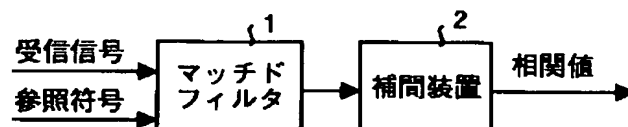
FF27 GG11 GG19 GG20 GG42

(54) 【発明の名称】 スペクトル拡散受信装置

(57) 【要約】

【課題】 小型で低消費電力なマッチドフィルタおよび巡回積分器を備えるスペクトル拡散受信装置を得ること。

【解決手段】 マッチドフィルタを用いて受信拡散信号のタイミング同期をとるスペクトル拡散受信装置において、受信拡散信号と参照符号の相関演算を行なうオーバーサンプルなしのマッチドフィルタ1と、前記マッチドフィルタ出力を、N倍(Nは1以上の整数)オーバーサンプルタイミングで補間する補間装置2と、を備えることを特徴とする。



## 【特許請求の範囲】

【請求項 1】 マッチドフィルタを用いて受信拡散信号のタイミング同期をとるスペクトル拡散受信装置において、

受信拡散信号と参照符号の相関演算を行なうオーバーサンプルなしのマッチドフィルタと、

前記マッチドフィルタ出力を、 $N$ 倍（ $N$ は 1 以上の整数）オーバーサンプルタイミングで補間する補間手段と、を備えることを特徴とするスペクトル拡散受信装置。

【請求項 2】 さらに、前記マッチドフィルタと補間手段との間に、マッチドフィルタ出力を、オーバーサンプルなしでコヒーレントに巡回積分する巡回積分手段を備え、

前記補間手段では、前記巡回積分手段の出力を、 $N$ 倍オーバーサンプルタイミングで補間することを特徴とする請求項 1 に記載のスペクトル拡散受信装置。

【請求項 3】 マッチドフィルタを用いて受信拡散信号のタイミング同期をとるスペクトル拡散受信装置において、

受信拡散信号と参照符号の相関演算を行なうオーバーサンプルなしのマッチドフィルタと、

前記マッチドフィルタ出力を、オーバーサンプルなしでコヒーレントに巡回積分する第 1 の巡回積分手段と、

前記第 1 の巡回積分手段出力を、2 倍オーバーサンプルタイミングで補間する第 1 の補間手段と、

前記第 1 の補間手段出力を電力に変換して、その後、巡回積分する第 2 の巡回積分手段と、

前記第 2 の巡回積分手段出力を、 $M$ 倍（ $M$ は 2 以上の整数）オーバーサンプルタイミングで補間する第 2 の補間手段と、

前記第 2 の補間手段出力から信号のタイミングを検出するパス検出手段と、

を備えることを特徴とするスペクトル拡散受信装置。

【請求項 4】 前記第 2 の巡回積分手段に接続される前記第 2 の補間手段およびパス検出手段に置き換えて、前記第 2 の巡回積分手段出力から信号のタイミングを検出する第 2 のパス検出手段と、

前記第 2 のパス検出手段にて検出したタイミングの前後  $L$  個（ $L$ は 1 以上の整数）の第 2 の巡回積分手段出力を、 $M$ 倍（ $M$ は 4 以上の整数）オーバーサンプルタイミングで補間する第 3 の補間手段と、

を備えることを特徴とする請求項 3 に記載のスペクトル拡散受信装置。

【請求項 5】 前記第 2 の補間手段にて前記第 2 の巡回積分手段出力を 4 倍オーバーサンプルタイミングで補間し、

さらに、前記パス検出手段にて検出したタイミングの前後  $L$  個（ $L$ は 1 以上の整数）の第 2 の補間手段出力を、 $M$ 倍（ $M$ は 4 以上の整数）オーバーサンプルタイミングで補間する第 3 の補間手段、を備えることを特徴とする請求

(2)

項 3 に記載のスペクトル拡散受信装置。

【請求項 6】 マッチドフィルタを用いて受信拡散信号のタイミング同期をとるスペクトル拡散受信装置において、

受信拡散信号を  $N$  倍（ $N$ は 1 以上の整数）オーバーサンプルでサンプル可能なサンプル手段と、

$N$  通りある前記サンプル手段のサンプルタイミングを切り換えるサンプルタイミング制御手段と、

前記サンプル手段出力と参照符号の相関演算を行なうオーバーサンプルなしのマッチドフィルタと、

前記マッチドフィルタ出力を、 $N$  通りあるサンプルタイミング毎に、オーバーサンプルなしでコヒーレントに巡回積分する巡回積分手段と、

$N$  通りある前記巡回積分手段出力を、平滑化する平滑化手段と、

前記平滑化手段出力から信号のタイミングを検出するパス検出手段と、

を備えることを特徴とするスペクトル拡散受信装置。

【請求項 7】 前記巡回積分手段、前記平滑化手段、および前記パス検出手段に置き換えて、

前記マッチドフィルタ出力を、オーバーサンプルなしでコヒーレントに巡回積分する第 1 の巡回積分手段と、

前記第 1 の巡回積分手段出力を、2 倍オーバーサンプルタイミングで補間する第 1 の補間手段と、

前記第 1 の補間手段出力を、電力に変換して巡回積分する第 2 の巡回積分手段と、

前記第 2 の巡回積分手段出力を、 $M$ 倍（ $M$ は 2 以上の整数）オーバーサンプルタイミングで補間する第 2 の補間手段と、

前記第 2 の補間手段出力から信号のタイミングを検出するパス検出手段と、

を備えることを特徴とする請求項 6 に記載のスペクトル拡散受信装置。

【請求項 8】 前記第 2 の巡回積分手段に接続される前記第 2 の補間手段およびパス検出手段に置き換えて、

前記第 2 の巡回積分手段出力から信号のタイミングを検出する第 2 のパス検出手段と、

前記第 2 のパス検出手段にて検出したタイミングの前後  $L$  個（ $L$ は 1 以上の整数）の第 2 の巡回積分手段出力を、 $M$ 倍（ $M$ は 4 以上の整数）オーバーサンプルタイミングで補間する第 3 の補間手段と、

を備えることを特徴とする請求項 7 に記載のスペクトル拡散受信装置。

【請求項 9】 前記第 2 の補間手段にて前記第 2 の巡回積分手段出力を 4 倍オーバーサンプルタイミングで補間し、

さらに、前記パス検出手段にて検出したタイミングの前後  $L$  個（ $L$ は 1 以上の整数）の第 2 の補間手段出力を、 $M$ 倍（ $M$ は 4 以上の整数）オーバーサンプルタイミングで補間する第 3 の補間手段を備えることを特徴とする請求

50

項 7 に記載のスペクトル拡散受信装置。

【請求項 10】 マッチドフィルタを用いて受信拡散信号のタイミング同期をとるスペクトル拡散受信装置において、

受信拡散信号を  $N$  倍 ( $N$  は 1 以上の整数) オーバサンプルでサンプル可能な第 1 のサンプル手段と、

前記第 1 のサンプル手段出力を  $N$  回に 1 回サンプルする第 2 のサンプル手段と、

$N$  通りある前記第 2 のサンプル手段のサンプルタイミングを切り換えるサンプルタイミング制御手段と、

前記第 2 のサンプル手段出力と参照符号の相関演算を行なうオーバサンプルなしのマッチドフィルタと、

前記マッチドフィルタ出力を、オーバサンプルなしでコヒーレントに巡回積分する第 1 の巡回積分手段と、

前記第 1 の巡回積分手段出力を、2 倍オーバサンプルタイミングで補間する第 1 の補間手段と、

前記第 1 の補間手段出力を、電力に変換して巡回積分する第 2 の巡回積分手段と、

前記第 2 の巡回積分手段出力を、 $M$  倍 ( $M$  は 2 以上) オーバサンプルタイミングで補間する第 2 の補間手段と、

前記第 2 の補間手段出力から信号のタイミングを検出するパス検出手段と、

前記第 1 のサンプル手段を、 $K$  倍 ( $K > N$  を満たす整数) オーバサンプルタイミングに補間する第 4 の補間手段と、

前記パス検出器 4 にて検出したタイミングで受信信号の復調を行う信号復調手段と、

を備えることを特徴とするスペクトル拡散受信装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、スペクトル拡散通信方式の受信装置に関するものであり、特に、マッチドフィルタを用いて受信信号の同期を行なうスペクトル拡散受信装置に関するものである。

【0002】

【従来の技術】 以下、従来のスペクトル拡散受信装置について説明する。スペクトル拡散通信方式において、送信側では、たとえば、拡散符号を用いて情報レートより高速なチップレートで拡散変調を行い、そして、その拡散信号を受信側へ送信する。一方、受信側では、送信側で用いた拡散符号のレプリカである参照符号を生成し、受信した拡散信号の逆拡散を行う。

【0003】 しかしながら、このような逆拡散に用いる参照符号は、送信側で用いた拡散符号と同一のタイミングで用いる必要があるため、受信した拡散信号の逆拡散を行うためには、拡散符号を用いるタイミングを正確に検出しなければならない。たとえば、チップレートの 4 倍以上の精度でタイミングの検出を行なう必要がある。このため、タイミングの検出はチップレートに対して 4 倍のオーバサンプルで行なう。また、移動体通信のよう

な、伝搬環境が高速で変化する環境においては、高速に拡散符号を用いるタイミングを検出し、復調タイミングを更新する必要がある。そこで、この復調タイミングを更新する方法として、たとえば、マッチドフィルタを用いる方法が提案されている。

【0004】 マッチドフィルタは、通常、受信した拡散信号を格納する入力レジスタと、前記参照符号を格納する参照符号レジスタと、入力レジスタの各タップ出力と参照符号との乗算をサンプル単位に行なう複数の乗算器と、各乗算器出力をサンプル単位にすべて加算する加算器と、から構成されている。

【0005】 図 26 は、上記のように構成されるマッチドフィルタの出力例を示すものである。このマッチドフィルタの入力レジスタに格納される入力信号は、64 サンプルであり、この 64 サンプル周期で、受信拡散信号の相関値が繰り返し計算されている。そして、図 26 に示すように、マッチドフィルタの相関が特に大きくなるタイミングが拡散信号の受信タイミングとなる。

【0006】 図 27 は、巡回積分の動作を説明するための図を示すものである。たとえば、図示のような巡回積分による手法を用いて、マッチドフィルタの出力を 64 サンプル周期 (サンプルタイミングを示す) で足し合わせることで、すなわち、図 27 の (A) + (B) + (C) + (D) を計算することにより、S/N 比 (Signal to Noise ratio) を改善させてタイミングを検出する。

【0007】 上記、スペクトル拡散通信方式におけるマッチドフィルタおよび上記巡回積分による手法に関する文献としては、たとえば、特開平 10-285079 がある。図 28 は、たとえば、特開平 10-285079 に示された従来のマッチドフィルタと従来の巡回積分器を示すものであり、図 29 は、図 28 に示すマッチドフィルタの構成を示すものであり、図 30 は、図 28 に示す巡回積分器の構成を示すものである。

【0008】 図 28 において、500 はマッチドフィルタであり、600 は巡回積分器である。また、マッチドフィルタ 500 において、501 はレジスタであり、502 は書き込み制御装置であり、503 a, 503 b, … 503 c はセレクトであり、504 a, 504 b, … 504 c は乗算器であり、505 は参照符号レジスタであり、506 は加算器である。また、巡回積分器 600 において、601 は加算器であり、602 はメモリであり、603 はアドレス生成器である。

【0009】 上記のように構成されるマッチドフィルタ 500 および巡回積分器 600 は、どちらも 4 倍のオーバサンプルで動作している。たとえば、マッチドフィルタ 500 は、64 タップで構成され、各タップに対応する 64 個の乗算器 (14 a, 14, … 14 c) が、1 サンプル毎にそれぞれのタップの出力と参照符号とを乗算する。その後、マッチドフィルタ 500 では、加算器 5

06がすべての乗算結果を加算し、出力する。一方、巡回積分器600では、加算器601が、入力されるマッチドフィルタの出力と、アドレス生成器603が所定のタイミングで生成するアドレスに対応するメモリ502の出力と、を加算することにより（図27参照）、相関値を出力する。

【0010】なお、CDMA（Code Division Multiple Access）方式において、受信側では、通信の開始時にタイミングがわかっていない。従って、たとえば、従来のスペクトル拡散受信装置では、相関出力を得るために、図28に示す受信拡散信号と参照符号とを用いて上記操作を行い、受信拡散信号と参照符号の位相を正確に合わせないと、大きな相関値が得られない。

【0011】このように、従来のスペクトル拡散受信装置では、上記の方法で得られた相関値のうち、最大値となる参照符号の位相に同期させることにより、受信拡散信号の受信タイミングを検索している。

【0012】

【発明が解決しようとする課題】しかしながら、上記、従来のスペクトル拡散受信装置において、マッチドフィルタおよび巡回積分器は、4倍オーバーサンプルで動作するため回路規模と消費電力が非常に大きいという問題点があった。

【0013】具体的にいうと、図29に示す従来のマッチドフィルタ500において、受信データを格納するためのレジスタ501の必要数は、64タップの4倍、すなわち、256個であり、回路規模が大きくなる。さらに、レジスタ501にて4倍オーバーサンプルを行なっているため、各セレクトでは、レジスタ501から各タップの出力を高速に選択する、という動作が必要となる。

【0014】また、このセレクト503a~503cも、必要数が64個であることから回路規模が大きくなり、さらに、動作が4倍オーバーサンプルであるため消費電力が大きくなる。また、乗算器504a~504cについても、同様に必要数が64個であることから回路規模が大きくなり、さらに、動作が各セレクトと同様に4倍オーバーサンプルであるため消費電力が大きくなる。そして、加算器506についても、乗算器が64個であることから非常に大きな回路規模となり、さらに、動作が同様に4倍オーバーサンプルと高速であるため非常に大きな消費電力となる。

【0015】また、巡回積分器600については、64タップの4倍である256ワードのメモリ602が必要となり、それに伴って回路規模が大きくなり、さらに、動作速度が上記同様4倍オーバーサンプルであるため消費電力も大きくなる。

【0016】本発明は、上記に鑑みてなされたものであって、小型で低消費電力なマッチドフィルタおよび巡回積分器を備えるスペクトル拡散受信装置を得ることを目的とする。

【0017】

【課題を解決するための手段】上述した課題を解決し、目的を達成するために、本発明にかかるスペクトル拡散受信装置にあつては、受信拡散信号と参照符号の相関演算を行なうオーバーサンプルなしのマッチドフィルタ（後述する実施の形態のマッチドフィルタ1に相当）と、前記マッチドフィルタ出力を、N倍（Nは1以上）オーバーサンプルタイミングで補間する補間手段（補間装置2に相当）と、を備え、受信拡散信号のタイミング同期をとることを特徴とする。

【0018】この発明によれば、マッチドフィルタにおいて、オーバーサンプルに付随するセレクトが不必要となるため、回路規模を大幅に削減させることができ、さらに、受信信号を格納するレジスタの個数も削減されるため、ここでも大幅に回路規模を削減させることができる。また、この発明によれば、オーバーサンプルがないことから、マッチドフィルタの動作速度が遅くなるため、それに伴って消費電力を低減させることができる。また、同様の理由からマッチドフィルタ出力の時間分解能が低下することになるが、この発明によれば、補間手段によって時間分解能を向上させることができ、従来と同等の性能を実現することができる。

【0019】つぎの発明にかかるスペクトル拡散受信装置にあつては、さらに、前記マッチドフィルタと補間手段との間に、マッチドフィルタ出力をオーバーサンプルなしでコヒーレントに巡回積分する巡回積分手段（後述する実施の形態の巡回積分器3に相当）を備え、前記補間手段では、前記巡回積分手段の出力を、N倍オーバーサンプルタイミングで補間することを特徴とする。

【0020】この発明によれば、さらに、巡回積分手段の動作速度を、従来技術と比較して遅くすることができ、さらに、オーバーサンプルなしで動作することから、メモリ容量を、たとえば、256ワードから64ワードへと、1/4に削減させることができる。これにより、従来と比較して回路規模を大幅に削減できるとともに、消費電力も大幅に削減させることができる。

【0021】つぎの発明にかかるスペクトル拡散受信装置にあつては、受信拡散信号と参照符号の相関演算を行なうオーバーサンプルなしのマッチドフィルタ（後述する実施の形態のマッチドフィルタ1に相当）と、前記マッチドフィルタ出力を、オーバーサンプルなしでコヒーレントに巡回積分する第1の巡回積分手段（第1の巡回積分器3aに相当）と、前記第1の巡回積分手段出力を、2倍オーバーサンプルタイミングで補間する第1の補間手段（第1の補間装置2aに相当）と、前記第1の補間手段出力を電力に変換して、その後、巡回積分する第2の巡回積分手段（第2の巡回積分器3bに相当）と、前記第2の巡回積分手段出力を、M倍（Mは2以上）オーバーサンプルタイミングで補間する第2の補間手段（第2の補間装置2bに相当）と、前記第2の補間手段出力から信

号のタイミングを検出するパス検出手段（パス検出器 4 に相当）と、を備え、受信拡散信号のタイミング同期をとることを特徴とする。

【0022】この発明によれば、マッチドフィルタにおいて、オーバーサンプルに付随するセクタが不要となるため、回路規模を大幅に削減させることができ、さらに、受信信号を格納するレジスタの個数も削減されるため、ここでも大幅に回路規模を削減させることができる。また、オーバーサンプルがないことから、マッチドフィルタの動作速度が遅くなるため、それに伴って消費電力を低減させることができる。また、同様の理由からマッチドフィルタ出力の時間分解能が低下することになるが、この発明によれば、第 1 および第 2 の補間手段によって時間分解能を向上させることができ、従来と同等の性能を実現することができる。また、第 2 の巡回積分手段が 2 倍オーバーサンプルで動作しているため、4 倍オーバーサンプルで動作する従来技術と比較して、メモリ容量を半分にでき、さらに、それに伴って消費電力も半分にできる。

【0023】つぎの発明にかかるスペクトル拡散受信装置にあっては、前記第 2 の巡回積分手段に接続される前記第 2 の補間手段およびパス検出手段に置き換えて、前記第 2 の巡回積分手段出力から信号のタイミングを検出する第 2 のパス検出手段（後述する実施の形態のパス検出器 4 に相当）と、前記第 2 のパス検出手段にて検出したタイミングの前後  $L$  個（ $L$  は 1 以上の整数）の第 2 の巡回積分手段出力を、 $M$  倍（ $M$  は 4 以上）オーバーサンプルタイミングで補間する第 3 の補間手段（第 3 の補間装置 2 c に相当）と、を備えることを特徴とする。

【0024】この発明によれば、さらに、各パスのタイミング検出後に補間を行なうため、パス検出手段の動作速度をより低速にすることができ、さらに、第 3 の補間手段が検出したパスの近傍でのみ動作するため、演算量を少なくすることができる。

【0025】つぎの発明にかかるスペクトル拡散受信装置にあっては、前記第 2 の補間手段にて前記第 2 の巡回積分手段出力を 4 倍オーバーサンプルタイミングで補間し、さらに、前記パス検出手段にて検出したタイミングの前後  $L$  個（ $L$  は 1 以上の整数）の第 2 の補間手段出力を、 $M$  倍（ $M$  は 4 以上）オーバーサンプルタイミングで補間する第 3 の補間手段（後述する実施の形態の第 3 補間装置 2 c に相当）、を備えることを特徴とする。

【0026】この発明によれば、検出タイミングの精度を 8 倍オーバーサンプル精度以上にする場合、第 2 の補間手段によって 4 倍オーバーサンプル精度に変更してから、パス検出手段によってタイミングを検出し、その検出したタイミングの近傍の信号からさらに第 3 の補間手段によって 8 倍オーバーサンプル精度に変更する。これにより、さらに、検出タイミングの精度を向上させることができる。

【0027】つぎの発明にかかるスペクトル拡散受信装置にあっては、受信拡散信号を  $N$  倍（ $N$  は 1 以上の整数）オーバーサンプルでサンプル可能なサンプル手段（後述する実施の形態のサンプル装置 5 に相当）と、 $N$  通りある前記サンプル手段のサンプルタイミングを切り換えるサンプルタイミング制御手段（サンプルタイミング制御装置 6 に相当）と、前記サンプル手段出力と参照符号の相関演算を行なうオーバーサンプルなしのマッチドフィルタ（マッチドフィルタ 1 に相当）と、前記マッチドフィルタ出力を、 $N$  通りあるサンプルタイミング毎に、オーバーサンプルなしでコヒーレントに巡回積分する巡回積分手段（巡回積分器 3 に相当）と、 $N$  通りある前記巡回積分手段出力を、平滑化する平滑化手段（平滑化装置 7 に相当）と、前記平滑化手段出力から信号のタイミングを検出するパス検出手段（パス検出器 4 に相当）と、を備え、受信拡散信号のタイミング同期をとることを特徴とする。

【0028】この発明によれば、マッチドフィルタに入力する受信信号のタイミングを、サンプルタイミング制御手段によって、たとえば、 $1/2$  チップ単位で切り替え、巡回積分手段によって切り換えられたタイミング毎に巡回積分を行ない、平滑化手段によってノイズをカットする。これにより、エリアッシングの問題が無くなり、マッチドフィルタが 1 倍オーバーサンプルであっても、正確に 2 倍オーバーサンプルに変換することができる。また、マッチドフィルタは、オーバーサンプルに付随するセクタが不要となるため、回路規模を大幅に削減させることができ、さらに、受信信号を格納するレジスタの個数も削減されるため、ここでも大幅に回路規模を削減させることができる。また、マッチドフィルタは、オーバーサンプルがないことから、マッチドフィルタの動作速度が遅くなるため、それに伴って消費電力を低減させることができる。

【0029】つぎの発明にかかるスペクトル拡散受信装置にあっては、前記巡回積分手段、前記平滑化手段、および前記パス検出手段に置き換えて、前記マッチドフィルタ出力を、オーバーサンプルなしでコヒーレントに巡回積分する第 1 の巡回積分手段（後述する実施の形態の第 1 の巡回積分器 3 a に相当）と、前記第 1 の巡回積分手段出力を、2 倍オーバーサンプルタイミングで補間する第 1 の補間手段（第 1 の補間装置 2 a に相当）と、前記第 1 の補間手段出力を、電力に変換して巡回積分する第 2 の巡回積分手段（第 2 の巡回積分器 3 b に相当）と、前記第 2 の巡回積分手段出力を、 $M$  倍（ $M$  は 2 以上の整数）オーバーサンプルタイミングで補間する第 2 の補間手段（第 2 の補間装置 2 b に相当）と、前記第 2 の補間手段出力から信号のタイミングを検出するパス検出手段（パス検出器 4 に相当）と、を備えることを特徴とする。

【0030】この発明によれば、第 1 の巡回積分手段の

メモリ容量を大幅に削減でき、さらに、前記平滑化手段と比較して、第1の補間手段の動作速度を遅くでき、遅延器の数も大幅に削減できることから、伴って、回路規模と消費電力をより大幅に削減することができる。

【0031】つぎの発明にかかるスペクトル拡散受信装置にあっては、前記第2の巡回積分手段に接続される前記第2の補間手段およびパス検出手段に置き換えて、前記第2の巡回積分手段出力から信号のタイミングを検出する第2のパス検出手段（後述する実施の形態のパス検出器4に相当）と、前記第2のパス検出手段にて検出したタイミングの前後L個（Lは1以上の整数）の第2の巡回積分手段出力を、M倍（Mは4以上の整数）オーバーサンプルタイミングで補間する第3の補間手段（第3の補間装置2cに相当）と、を備えることを特徴とする。

【0032】この発明によれば、パス検出手段を2倍オーバーサンプル精度で行ない、パスの検出後、そのタイミングの前後のデータから第3の補間手段を用いて補間する。これにより、パス検出手段の動作速度を低速にすることができ、さらに、第3の補間手段が検出したパスの近傍でのみ動作するため、より演算量を少なくすることができる。

【0033】つぎの発明にかかるスペクトル拡散受信装置にあっては、前記第2の補間手段にて前記第2の巡回積分手段出力を4倍オーバーサンプルタイミングで補間し、さらに、前記パス検出手段にて検出したタイミングの前後L個（Lは1以上の整数）の第2の補間手段出力を、M倍（Mは4以上の整数）オーバーサンプルタイミングで補間する第3の補間手段（後述する実施の形態の第3の補間装置2cに相当）、を備えることを特徴とする。

【0034】この発明によれば、検出タイミングの精度を8倍サンプル精度以上にする場合、第2の補間手段によって4倍オーバーサンプル精度にしてから、パス検出手段によってタイミングを検出し、そのタイミングの近傍のデータに基づいて、第3の補間手段にて8倍オーバーサンプル精度以上にする。これにより、さらに検出確率を向上させることができる。

【0035】つぎの発明にかかるスペクトル拡散受信装置にあっては、受信拡散信号をN倍（Nは1以上の整数）オーバーサンプルでサンプル可能な第1のサンプル手段（後述する実施の形態の第1のサンプル装置5aに相当）と、前記第1のサンプル手段出力をN回に1回サンプルする第2のサンプル手段（第2のサンプル装置5bに相当）と、N通りある前記第2のサンプル手段のサンプルタイミングを切り換えるサンプルタイミング制御手段（サンプルタイミング制御装置6に相当）と、前記第2のサンプル手段出力と参照符号の相関演算を行なうオーバーサンプルなしのマッチドフィルタ（マッチドフィルタ1に相当）と、前記マッチドフィルタ出力を、オーバーサンプルなしでコヒーレントに巡回積分する第1の巡回

積分手段（第1の巡回積分器3aに相当）と、前記第1の巡回積分手段出力を、2倍オーバーサンプルタイミングで補間する第1の補間手段（第1の補間装置2aに相当）と、前記第1の補間手段出力を、電力に変換して巡回積分する第2の巡回積分手段（第2の巡回積分器3bに相当）と、前記第2の巡回積分手段出力を、M倍（Mは2以上）オーバーサンプルタイミングで補間する第2の補間手段（第2の補間装置2bに相当）と、前記第2の補間手段出力から信号のタイミングを検出するパス検出手段（パス検出器4に相当）と、前記第1のサンプル手段を、K倍（ $K > N$ を満たす整数）オーバーサンプルタイミングに補間する第4の補間手段（第4の補間装置2dに相当）と、前記パス検出器4にて検出したタイミングで受信信号の復調を行う信号復調手段（信号復調器8に相当）と、を備え、受信拡散信号のタイミング同期をとることを特徴とする。

【0036】この発明によれば、第1のサンプル手段が2倍オーバーサンプル動作でよく、4倍オーバーサンプルで動作する場合に比べ消費電力を $1/2$ にすることができる。また、第4の補間手段により2倍オーバーサンプル信号を4倍オーバーサンプルに変換するので、信号復調手段においては従来と同等の性能が得られる。

【0037】

【発明の実施の形態】以下に、本発明にかかるスペクトル拡散受信装置の実施の形態を図面に基づいて詳細に説明する。なお、この実施の形態によりこの発明が限定されるものではない。

【0038】実施の形態1. 図1は、本発明にかかるスペクトル拡散受信装置の実施の形態1の構成を示す図である。本発明にかかるスペクトル拡散受信装置は、受信拡散信号と参照符号の相関演算を行なうオーバーサンプルなしのマッチドフィルタ1と、マッチドフィルタ1出力を、N倍（Nは1以上）オーバーサンプルタイミングで補間する補間装置2から構成され、マッチドフィルタ1は、チップレートで、すなわち、1倍オーバーサンプルで動作する。

【0039】図2は、図1に示すマッチドフィルタ1の構成例を示す図である。図2において、11は受信した拡散信号を書き込み制御装置112の制御タイミングでレジスタ111（図示の $R_0 \sim R_{63}$ に相当）に格納する入力レジスタであり、12は参照符号を格納する参照符号レジスタであり、14は入力レジスタ11の各タップの出力と参照符号とを乗算する乗算器であり、13は各乗算器の出力を加算する加算器である。なお、ここでは、説明の便宜上、タップ数を64としているが、本発明はタップ数に依存しないものとする。

【0040】本実施の形態ではオーバーサンプルを行っていないので、レジスタ111は、タップ数と同じ数、すなわち、64個だけあればよい。また、同様の理由から、レジスタ111の出力を選択するセクタ（図29

参照)も不必要となる。これにより、従来と比較して、大幅に回路規模および消費電流を削減できる。また、オーバーサンプリングを行わないため、乗算器 14 と加算器 13 の動作速度がチップレートとなり、さらに、消費電流を削減できる。

【0041】ここで、マッチドフィルタ 1 に入力される受信拡散信号、およびマッチドフィルタの出力について具体的に説明する。図 3 は、受信拡散信号のスペクトルを示す図である。図 3 において、R はチップレート示すものであり、 $\alpha$  はロールオフ率を示すものであり、帯域幅は  $R \times (1 + \alpha)$  で表わされる。なお、マッチドフィルタ 1 においては、乗算器 14 にて参照符号と受信拡散信号の畳み込み積分を行っているが、この参照符号がチップ単位のインパルス列で周波数軸上で白色であれば、マッチドフィルタ出力のスペクトルを、受信拡散信号のスペクトルと同等と見なすことができる。

【0042】また、図 4 は、2 倍オーバーサンプリングで動作しているマッチドフィルタ出力のスペクトルを示す図である。2 倍オーバーサンプリングで動作しているため、2R 毎に周波数の繰り返しがある。また、図 5 は、オーバーサンプリングなし (1 倍オーバーサンプリング) で動作するマッチドフィルタ出力のスペクトルを示す図である。チップレート R でサンプリングしているので、R 毎に周波数の繰り返しがある。また、ロールオフで広がった部分の信号はエリアッシングとなっている。

【0043】図 6 は、図 1 に示す補間装置 2 の構成例を示す図である。図 6 において、21a ~ 21e は入力信号をサンプル毎に遅延させる遅延器であり、22a ~ 22c は対応する遅延器の出力を加算する加算器であり、23a ~ 23c は各加算器の出力に係数をかける係数器であり、24 は各係数器の出力を加算する加算器であり、25 は遅延したサンプル値と補間値を交互に選択するセレクトアである。

【0044】たとえば、オーバーサンプリングなしの信号 (図 5 参照) から 2 倍オーバーサンプリングへ変換する場合は、図 5 のスペクトルで表わされる信号に、たとえば、図 7 に示すフィルタをとおすことにより、図 4 に示す信号と同等の信号が得られる。このフィルタは、2 倍オーバーサンプリングでのローパスフィルタであり、トランスバースアルフィルタ構成で容易に実現できる。なお、エリアッシング部分については、理想的な 2 倍オーバーサンプリングの場合と比較して若干異なるが、この部分の信号エネルギーが十分小さく、無視できる大きさであれば特に問題はない。また、性能に余裕がある場合は、消費電力や回路規模の削減のために、1 倍オーバーサンプリングを用いることができる。

【0045】このように、上記補間装置 2 では、オーバーサンプリングなしのマッチドフィルタであっても、2 倍オーバーサンプリングと同等の出力を得ることができ、さらに、この方法を何度も繰り返すことにより、より高いオーバーサ

ンプルと同等の性能を得ることもできる。

【0046】以降、本実施の形態の補間装置 2 では、入力信号のサンプル間の値を補間することにより、たとえば、時間分解能を 2 倍にする場合について説明する。図 8 は、図 6 に示した補間装置 2 の具体的な動作例を示す図である。たとえば、補間装置 2 の入力信号を I

(0), I(1), I(2) ... とすると、出力では、I(k) と I(k+1) の間に、補間点 (I(k+3) + I(k-2))W2 + (I(k+2) + I(k-1))W1 + (I(k+1) + I(k))W0 が挿入されている (k は任意の整数)。なお、一つ目の補間点と二つ目の補間点においては、遅延器の出力がクリアされている。また、この補間装置 2 に用いられる係数としては、たとえば、W0 = 0.625, W1 = -0.1875, W2 = 0.09375 を用いるものとする。

【0047】また、図 9 は、上記補間装置 2 の動作を具体的に説明するための図である。補間装置 2 では、図 9 に示すように、マッチドフィルタ 1 の出力をサンプル点とし、さらに、補間装置 2 により補間点を計算し、セレクトア 25 により補間点とサンプル点とを交互に出力する。たとえば、補間点 F は、サンプル点 A, C, E, G, I, K から (A+K)W2 + (C+I)W1 + (E+G)W0、と計算することができる。また、補間点 H は、サンプル点 C, E, G, I, K, M から (C+M)W2 + (E+K)W1 + (G+I)W0、と計算することができる。

【0048】このように、本実施の形態では、図 28 に示す従来のスペクトル拡散受信装置と比較して、オーバーサンプリングに付随するセレクトアが不必要となっているため、回路規模が大幅に削減されており、さらに、入力レジスタ 11 におけるレジスタ 111 の個数も 1/4 となるため、ここでも大幅に回路規模が削減されている。また、本実施の形態では、動作速度が 1/4 になったため、それに伴って消費電力が 1/4 以下に低減されている。また、同様の理由からマッチドフィルタ出力の時間分解能が従来の 1/4 に低下しているが、本実施の形態では、補間装置 2 によって時間分解能を向上させることにより、従来と同等の性能を実現している。

【0049】従って、本実施の形態によれば、補間装置 2 を設ける構成としたことにより、従来のマッチドフィルタと比較して、回路規模を大幅に削減でき、さらに、消費電力を 1/4 以下に低減させることができる。

【0050】実施の形態 2. 図 10 は、本発明にかかるスペクトル拡散受信装置の実施の形態 2 の構成を示す図である。本発明にかかるスペクトル拡散受信装置は、受信拡散信号と参照符号の相関演算を行なうオーバーサンプリングなしのマッチドフィルタ 1 と、マッチドフィルタ 1 出力をオーバーサンプリングなしでコヒーレントに巡回積分する巡回積分器 3 と、巡回積分器 3 出力を、N 倍 (N は 1 以上) オーバーサンプリングタイミングで補間する補間装置 2 か

ら構成され、マッチドフィルタ 1 は、チップレートで、すなわち、1 倍オーバーサンプルで動作する。従って、前述した実施の形態 1 との相違点は、マッチドフィルタ 1 と補間装置 2 との間に巡回積分器 3 が配置されている点となる。なお、本実施の形態において、先に説明した実施の形態 1 と同様の構成については、同一の符号を付して説明を省略する。

【0051】図 11 は、図 10 に示す巡回積分器 3 の構成例を示す図である。図 11 において、31 はマッチドフィルタ出力と後述するメモリ 32 の出力とを巡回加算する加算器であり、32 はマッチドフィルタ 1 のタップ数と同じ 64 ワードのメモリであり、33 はメモリ 32 のアドレスを生成するアドレス生成器であり、さらに、動作速度はチップレートである。巡回積分器 3 は線形の演算を行なっているので巡回積分を行なった後で補間を行なった場合と、巡回積分の前で補間を行なった場合とで、同じ結果を得ることができる。このため、巡回積分の後で補間を行なうことにより、巡回積分器 3 の動作速度とメモリ容量を小さくすることができる。

【0052】従って、本実施の形態では、先に説明した実施の形態 1 と同様の効果が得られるとともに、すなわち、マッチドフィルタ 1 および補間装置 2 が従来のスペクトル拡散受信装置と比較して回路規模および消費電力（1/4 以下）を大幅に削減できるとともに、巡回積分器 3 にて、図 28 に示す従来の巡回積分器 600 に比べ、動作速度を 1/4 にすることができ、さらに、メモリ容量を 256 ワードから 64 ワードと 1/4 に削減させることができる。これにより、本実施の形態によれば、従来と比較して回路規模を大幅に削減できるとともに、消費電力も 1/4 以下に削減させることができる。

【0053】実施の形態 3。図 12 は、本発明にかかるスペクトル拡散受信装置の実施の形態 3 の構成を示す図である。本発明にかかるスペクトル拡散受信装置は、受信拡散信号と参照符号の相関演算を行なうオーバーサンプルなしのマッチドフィルタ 1 と、マッチドフィルタ 1 出力をオーバーサンプルなしでコヒーレントに巡回積分する第 1 の巡回積分器 3 a と、第 1 の巡回積分器 3 a 出力を 2 倍オーバーサンプルタイミングで補間する第 1 の補間装置 2 a と、第 1 の補間装置 2 a 出力を電力に変換して巡回積分する第 2 の巡回積分器 3 b と、第 2 の巡回積分器 3 b 出力を M 倍（M は 2 以上）オーバーサンプルタイミングで補間する第 2 の補間装置 2 b と、第 2 の補間装置 2 b 出力から信号のタイミングを検出するパス検出器 4 と、から構成され、マッチドフィルタ 1 は、チップレートで、すなわち、1 倍オーバーサンプルで動作する。

【0054】なお、マッチドフィルタ 1 と、第 1 の巡回積分器 3 a は、先に説明した実施の形態 1 および 2 と同様の構成であるため、同一の符号（ただし符号 3 は 3 a に相当する）を付して説明を省略する。また、第 1 の補間装置 2 a および第 2 の補間装置 2 b は、先に説明した

実施の形態 1 および 2 の補間装置 2 と同一の構成であるが、遅延器 21 a ~ 21 e の段数や係数器 23 a ~ 23 c の係数は、各補間装置の性能および回路規模のバランス等を考慮し、それぞれ最適な段数および値にすることとしてもよい。

【0055】図 13 は、図 12 に示す第 2 の巡回積分器 3 b の構成例を示す図である。図 13 において、34 は第 1 の補間装置 2 a 出力を電力に変換する電力値計算器であり、35 は電力値計算器 34 出力と後述するメモリ 36 の出力とを巡回加算する加算器であり、36 は 128 ワードのメモリであり、37 はメモリ 35 のアドレスを生成するアドレス生成器であり、さらに、動作は 2 倍オーバーサンプルである。

【0056】上記のように構成される本実施の形態において、第 1 の巡回積分器 3 a は、マッチドフィルタ 1 出力をコヒーレントに巡回積分する実施の形態 1 および 2 と同一の構成であるが、キャリア周波数偏差やフェージング変動により信号の位相が回転すると巡回積分の効果が無くなる。すなわち、たとえば、位相が 180 度回転すると、信号は打ち消され、なくなってしまう。このため、長時間の平均化を行ない高精度の相関値を得るためには、信号を電力に変換して巡回積分を行なえばよい。

【0057】そこで、第 2 の巡回積分器 3 b では、電力値計算器 34 により入力信号を電力に変換し、その後、巡回積分を行う。ただし、電力に変換すると信号帯域幅は、2 倍に広がるので 2 倍オーバーサンプル動作が必要となる。そのため、第 2 の巡回積分器 3 b を 2 倍オーバーサンプルで動作させるためには、第 1 の補間装置 2 a によってオーバーサンプルなしの信号を補間し、信号を 2 倍オーバーサンプルにしてから、電力に変換することになる。なお、第 2 の巡回積分器 3 b が 2 倍のオーバーサンプルで動作するため、メモリ 36 は、第 1 の補間装置 2 a の 2 倍である 128 ワードとなる。

【0058】また、パス検出器 4 は、信号が最大となるタイミング、または、信号がスレッショルドを超える複数のタイミングを検出するための装置である。本実施の形態において、検出するタイミングは、時間分解能を向上させるため（従来技術と同等の性能を得るため）に 4 倍オーバーサンプル精度が要求されるので、パス検出を行なう前に、第 2 の補間装置 2 b によって、第 2 の巡回積分器 3 b における 2 倍オーバーサンプルの信号を、4 倍オーバーサンプルに変換する。

【0059】従って、本実施の形態では、先に説明した実施の形態 1 および 2 と同様の効果が得られるとともに、すなわち、マッチドフィルタ 1 および第 1 の巡回積分器 3 a にて同様の効果が得られるとともに、第 2 の巡回積分器 3 b が 2 倍オーバーサンプルで動作しているため、4 倍オーバーサンプルで動作する従来技術と比較して、メモリ容量を半分にするでき、さらに、それに伴って消費電力も半分にするできる。



【0060】実施の形態4. 図14は、本発明にかかるスペクトル拡散受信装置の実施の形態4の構成を示す図である。本発明にかかるスペクトル拡散受信装置は、受信拡散信号と参照符号の相関演算を行なうオーバーサンプルなしのマッチドフィルタ1と、マッチドフィルタ1出力をオーバーサンプルなしでコヒーレントに巡回積分する第1の巡回積分器3aと、第1の巡回積分器3a出力を2倍オーバーサンプルタイミングで補間する第1の補間装置2aと、第1の補間装置2a出力を電力に変換して巡回積分する第2の巡回積分器3bと、第2の巡回積分器3b出力から信号のタイミングを検出するパス検出器4と、パス検出器4にて検出したタイミングの前後L個(Lは1以上の整数)の第2の巡回積分器3b出力をM倍(Mは4以上)オーバーサンプルタイミングで補間する第3の補間装置2cと、から構成され、マッチドフィルタ1は、チップレートで、すなわち、1倍オーバーサンプルで動作する。

【0061】なお、マッチドフィルタ1と、第1の巡回積分器3aと、第1の補間装置2aと、第2の巡回積分器3bは、先に説明した実施の形態3と同様の構成であるため、同一の符号を付して説明を省略する。また、パス検出器4については、先に説明した実施の形態3と同様の構成であるが、動作が異なる。また、第3の補間装置2cについては、第1の補間装置2aと同様の構成であるが、遅延器21a~21eの段数や係数器23a~23cの係数は、各補間装置の性能および回路規模のバランス等を考慮し、それぞれ最適な段数および値にすることとしてもよい。

【0062】従って、本実施の形態において、実施の形態3との相違点は、パス検出器4を2倍オーバーサンプル精度で行ない、検出したタイミングの前後(マルチパスに対応)のデータより、第3の補間装置2cを用いて補間する点である。これにより、本実施の形態では、各パスのタイミング検出後に補間を行なうため、パス検出器4の動作速度を実施の形態3よりも低速にすることができ、さらに、第3の補間装置2cが検出したパスの近傍でのみ動作するため、演算量を少なくすることができる。

【0063】実施の形態5. 図15は、本発明にかかるスペクトル拡散受信装置の実施の形態5の構成を示す図である。本発明にかかるスペクトル拡散受信装置は、受信拡散信号と参照符号の相関演算を行なうオーバーサンプルなしのマッチドフィルタ1と、マッチドフィルタ1出力をオーバーサンプルなしでコヒーレントに巡回積分する第1の巡回積分器3aと、第1の巡回積分器3a出力を2倍オーバーサンプルタイミングで補間する第1の補間装置2aと、第1の補間装置2a出力を電力に変換して巡回積分する第2の巡回積分器3bと、第2の巡回積分器3b出力を4倍オーバーサンプルタイミングで補間する第2の補間装置2bと、第2の補間装置2b出力から信号

のタイミングを検出するパス検出器4と、パス検出器4にて検出したタイミングの前後L個(Lは1以上の整数)の第2の補間装置2b出力をM倍(Mは4以上)オーバーサンプルタイミングで補間する第3の補間装置2cと、から構成され、マッチドフィルタ1は、チップレートで、すなわち、1倍オーバーサンプルで動作する。

【0064】なお、マッチドフィルタ1と、第1の巡回積分器3aと、第1の補間装置2aと、第2の巡回積分器3bと、第2の補間装置2bと、パス検出器4は、先に説明した実施の形態3と同様の構成であるため、同一の符号を付して説明を省略する。また、第3の補間装置2cについては、第1の補間装置2aと同様の構成であるが、遅延器21a~21eの段数や係数器23a~23cの係数は、各補間装置の性能および回路規模のバランス等を考慮し、それぞれ最適な段数および値にすることとしてもよい。

【0065】従って、本実施の形態において、実施の形態3との相違点は、パス検出器4を4倍オーバーサンプル精度で行ない、検出したタイミングの前後(マルチパスに対応)のデータより、第3の補間装置2cを用いてさらに補間可能な点である。

【0066】たとえば、実施の形態4では、2倍オーバーサンプルの信号からパスのタイミングを検出していたが、パス検出においては、最大値の検出やスレッショルド判定を行なうために非線型性が強く、また、高い検出確率で検出を行なうためには、少なくとも4倍オーバーサンプル程度の動作が必要となる。

【0067】そこで、本実施の形態においては、検出タイミングの精度を8倍オーバーサンプル精度以上にする場合、実施の形態4の構成でタイミングを検出するのではなく、第2の補間装置2bによって4倍オーバーサンプル精度に変更してから、パス検出器4によってタイミングを検出し、検出したタイミングの近傍の信号からさらに第3の補間装置2cによって8倍オーバーサンプル精度に変更する。これにより、実施の形態4よりさらに、検出タイミングの精度を向上させることができる。

【0068】実施の形態6. 図16は、本発明にかかるスペクトル拡散受信装置の実施の形態6の構成を示す図である。本発明にかかるスペクトル拡散受信装置は、受信拡散信号をN倍(Nは1以上の整数)オーバーサンプルでサンプル可能なサンプル装置5と、N通りある前記サンプル装置5のサンプルタイミングを切り換えるサンプルタイミング制御装置6と、サンプル装置5出力と参照符号の相関演算を行なうオーバーサンプルなしのマッチドフィルタ1と、マッチドフィルタ1出力をN通りあるサンプルタイミング毎に、オーバーサンプルなしでコヒーレントに巡回積分する巡回積分器3と、N通りある前記巡回積分器3出力を平滑化する平滑化装置7と、平滑化装置7出力から信号のタイミングを検出するパス検出器4と、から構成され、マッチドフィルタ1は、チップレー

トで、すなわち、1倍オーバーサンプルで動作する。

【0069】なお、マッチドフィルタ1と、巡回積分器3と、第1の補間装置2aと、パス検出器4は、先に説明した実施の形態1～5と同様の構成であるため、同一の符号を付して説明を省略する。また、マッチドフィルタ1は、サンプルタイミングが変化すること以外、他の実施の形態と同じ動作となる。

【0070】上記のように構成されるスペクトル拡散受信装置は、図17に示すように、たとえば、サンプルタイミングを1/2チップずらし、巡回積分器3にて交互にずれたサンプルタイミングをはめ込み、巡回積分を行ない、信号帯域外のノイズを平滑化装置7にてカットし、パスのタイミングをパス検出器4にて検出する。このとき、サンプルタイミングを変更するための制御はサンプルタイミング制御装置6にて行い、サンプル処理はサンプル装置5にて行う。また、本実施の形態では、巡回積分器3がチップレートで動作し、サンプルタイミング制御装置6により選択されたサンプル別に巡回加算を行なうため、メモリは、128ワード必要となる。

【0071】図18は、図16に示す平滑化装置7の構成例を示す図である。図18において、71は入力信号をサンプル毎に遅延させる複数の遅延器であり、72a, 72b, 72cは対応する各遅延器の出力を加算する加算器であり、73a, 73b, 73cは各加算器の出力に係数をかける係数器であり、74は各係数器の出力を加算する加算器であり、動作は入力および出力とも2倍オーバーサンプルである。なお、平滑化装置7に用いる係数としては、たとえば、 $W0=0.625$ 、 $W1=-0.1875$ 、 $W2=0.09375$ を用いる。

【0072】たとえば、図17に示すように、オーバーサンプルなしのマッチドフィルタのサンプルタイミングを、動作途中で1/2チップずらし、交互にならべた場合のスペクトルを考える。図19は、タイミングを切り換えてオーバーサンプルなしから2倍オーバーサンプルに変換した信号のスペクトルとノイズのスペクトルを示す図である。信号が0～63と64～127で変化していないと仮定すると、図19に示すように、エリアッシング部分の信号が逆位相で足されるため、エリアッシングの影響を無くすることができる。このような操作を行なうことにより、オーバーサンプルなしの場合でも、エリアッシングの問題から開放される。ただし、ノイズに関しては、サンプル毎に相関が無いので白色になっている。そのため、ノイズをフィルタリングし、SN比を改善する必要がある。

【0073】図20は、図18に示す平滑化装置7の動作例を示す図である。図示のとおり、入力信号と出力信号は、ともに2倍オーバーサンプル精度である。巡回積分器3でサンプルタイミング毎に巡回積分を行なった結果を、平滑化装置7に入力し、フィルタリングして信号帯域外のノイズを除去した信号を出力する。

【0074】このように、実施の形態6では、マッチドフィルタ1に入力する受信信号のタイミングを、サンプルタイミング制御装置6によって1/2チップ単位で切り替え、巡回積分器3によって切り換えられたタイミング毎に巡回積分を行ない、平滑化装置7によってノイズをカットするため、エリアッシングの問題がなくなり、マッチドフィルタ1が1倍オーバーサンプルであっても、正確に2倍オーバーサンプルに変換することができる。また、マッチドフィルタ1は、オーバーサンプルが無いので回路規模を削減でき、消費電力を従来の4倍オーバーサンプルと比較し1/4以下にできる。また、巡回積分器3は、オーバーサンプルなしで巡回積分を行なうので、従来の4倍オーバーサンプルの巡回積分器に比べ、消費電力を1/4程度にでき、また、使用するメモリ容量を1/2にできる。

【0075】実施の形態7. 図21は、本発明にかかるスペクトル拡散受信装置の実施の形態7の構成を示す図である。本発明にかかるスペクトル拡散受信装置は、受信拡散信号をN倍（Nは1以上の整数）オーバーサンプルでサンプル可能なサンプル装置5と、N通りある前記サンプル装置5のサンプルタイミングを切り換えるサンプルタイミング制御装置6と、サンプル装置5出力と参照符号の相関演算を行なうオーバーサンプルなしのマッチドフィルタ1と、マッチドフィルタ1出力をオーバーサンプルなしでコヒーレントに巡回積分する第1の巡回積分器3aと、第1の巡回積分器3a出力を2倍オーバーサンプルタイミングで補間する第1の補間装置2aと、第1の補間装置2a出力を電力に変換して巡回積分する第2の巡回積分器3bと、第2の巡回積分器3b出力をM倍（Mは2以上）オーバーサンプルタイミングで補間する第2の補間装置2bと、第2の補間装置2b出力から信号のタイミングを検出するパス検出器4と、から構成され、マッチドフィルタ1は、チップレートで、すなわち、1倍オーバーサンプルで動作する。

【0076】なお、マッチドフィルタ1と、第1の巡回積分器3aと、第1の補間装置2aと、第2の巡回積分器3bと、第2の補間装置2bと、パス検出器4は、先に説明した実施の形態3と同様の構成であるため、同一の符号を付して説明を省略する。また、サンプル装置5と、サンプルタイミング制御装置6は、先に説明した実施の形態6と同様の構成であるため、同一の符号を付して説明を省略する。また、第1の補間装置2aおよび第2の補間装置2bにおいて、遅延器21a～21eの段数や係数器23a～23cの係数は、各補間装置の性能および回路規模のバランス等を考慮し、それぞれ最適な段数および値にすることとしてもよい。

【0077】上記のように構成されるスペクトル拡散受信装置は、実施の形態6と同様に、サンプルタイミングをサンプルタイミング制御装置6により1/2チップ切り換えるが、第1の巡回積分器3aの動作は、切り換え

られたサンプルタイミング毎に巡回積分するのではなく、サンプルタイミングに関わらず、同一のメモリを用いて巡回積分を行なう。そのため、第1の巡回積分器3aのメモリ容量は、64ワードでよく、実施の形態6の半分になっている。

【0078】また、本実施の形態では、第1の巡回積分器3aの出力を第1の補間装置2aによって2倍オーバーサンプル精度に補間し、第2の巡回積分器3bによって電力に変換し、巡回積分を行なう。このとき、第2の巡回積分器3bは、サンプルタイミング制御装置6によつてずらされたタイミングを補償して巡回積分を行なう。

【0079】図22は、図21に示す第2の巡回積分器3bの動作例を示す図である。ここでは、2倍オーバーサンプル精度で出力される第1の補間装置2aの出力を電力に変換して、巡回積分を行なう。なお、図示のMは、メモリのアドレスnの値を表わすものである。また、サンプルタイミング制御装置6によって切り替わったタイミングに合わせて、巡回加算するメモリのアドレスにオフセットを加える。

【0080】このように、本実施の形態では、第1の巡回積分器3aのメモリ容量が64ワード（実施の形態6の半分）でよく、さらに、実施の形態6の平滑化装置7と比較して、第1の補間装置2aの動作速度が半分であり、遅延器の数も半分であることから、回路規模と消費電力をより削減することができる。

【0081】実施の形態8. 図23は、本発明にかかるスペクトル拡散受信装置の実施の形態8の構成を示す図である。本発明にかかるスペクトル拡散受信装置は、受信拡散信号をN倍（Nは1以上の整数）オーバーサンプルでサンプル可能なサンプル装置5と、N通りある前記サンプル装置5のサンプルタイミングを切り換えるサンプルタイミング制御装置6と、サンプル装置5出力と参照符号の相関演算を行なうオーバーサンプルなしのマッチドフィルタ1と、マッチドフィルタ1出力をオーバーサンプルなしでコヒーレントに巡回積分する第1の巡回積分器3aと、第1の巡回積分器3a出力を2倍オーバーサンプルタイミングで補間する第1の補間装置2aと、第1の補間装置2a出力を電力に変換して巡回積分する第2の巡回積分器3bと、第2の巡回積分器3b出力から信号のタイミングを検出するパス検出器4と、パス検出器4にて検出したタイミングの前後L個（Lは1以上の整数）の第2の巡回積分器3b出力をM倍（Mは4以上）オーバーサンプルタイミングで補間する第3の補間装置2cと、から構成され、マッチドフィルタ1は、チップレートで、すなわち、1倍オーバーサンプルで動作する。

【0082】なお、マッチドフィルタ1と、第1の巡回積分器3aと、第1の補間装置2aと、第2の巡回積分器3bと、パス検出器4と、第3の補間装置2cは、先に説明した実施の形態4と同様の構成であるため、同一の符号を付して説明を省略する。また、サンプル装置5

と、サンプルタイミング制御装置6は、先に説明した実施の形態6および7と同様の構成であるため、同一の符号を付して説明を省略する。また、第3の補間装置2cにおいて、遅延器21a～21eの段数や係数23a～23cの係数は、各補間装置の性能および回路規模のバランス等を考慮し、それぞれ最適な段数および値にすることとしてもよい。

【0083】上記のように構成されるスペクトル拡散受信装置では、第2の巡回積分器3bの出力に基づいて、パス検出器4にてパス検出を行なうため、パス検出器4に入力される信号は、2倍オーバーサンプル精度となり、パス検出器4の負荷を先に説明した実施の形態7のパス検出器4と比較して半分にしている。さらに、第3の補間装置2cにより検出したタイミングの近傍のデータを用いて、2倍オーバーサンプル精度の信号を、たとえば、4倍オーバーサンプル精度に補間する。

【0084】本実施の形態において、実施の形態7との相違点は、パス検出器4を2倍オーバーサンプル精度で行ない、パスの検出後、そのタイミングの前後のデータから第3の補間装置2cを用いて補間する点である。このように、本実施の形態では、パス検出後に補間を行なうことにより、パス検出器4の動作速度を低速にすることができ、さらに、第3の補間装置2cが検出したパスの近傍でのみ動作するため、より演算量を少なくすることができる。

【0085】実施の形態9. 図24は、本発明にかかるスペクトル拡散受信装置の実施の形態9の構成を示す図である。本発明にかかるスペクトル拡散受信装置は、受信拡散信号をN倍（Nは1以上の整数）オーバーサンプルでサンプル可能なサンプル装置5と、N通りある前記サンプル装置5のサンプルタイミングを切り換えるサンプルタイミング制御装置6と、サンプル装置5出力と参照符号の相関演算を行なうオーバーサンプルなしのマッチドフィルタ1と、マッチドフィルタ1出力をオーバーサンプルなしでコヒーレントに巡回積分する第1の巡回積分器3aと、第1の巡回積分器3a出力を2倍オーバーサンプルタイミングで補間する第1の補間装置2aと、第1の補間装置2a出力を電力に変換して巡回積分する第2の巡回積分器3bと、第2の巡回積分器3b出力を4倍オーバーサンプルタイミングで補間する第2の補間装置2bと、第2の補間装置2b出力から信号のタイミングを検出するパス検出器4と、パス検出器4にて検出したタイミングの前後L個（Lは1以上の整数）の第2の補間装置2b出力をM倍（Mは4以上）オーバーサンプルタイミングで補間する第3の補間装置2cと、から構成され、マッチドフィルタ1は、チップレートで、すなわち、1倍オーバーサンプルで動作する。

【0086】なお、マッチドフィルタ1と、第1の巡回積分器3aと、第1の補間装置2aと、第2の巡回積分器3bと、第2の補間装置2bと、パス検出器4と、第

3の補間装置2cは、先に説明した実施の形態5と同様の構成であるため、同一の符号を付して説明を省略する。また、サンプル装置5と、サンプルタイミング制御装置6は、先に説明した実施の形態6、7、および8と同様の構成であるため、同一の符号を付して説明を省略する。また、第3の補間装置2cについては、遅延器21a~21eの段数や係数器23a~23cの係数は、各補間装置の性能および回路規模のバランス等を考慮し、それぞれ最適な段数および値にすることとしてもよい。

【0087】また、先に説明した実施の形態8においては、2倍オーバーサンプルの信号からパスタイミングを検出していたが、通常、パス検出は、最大値の検出やスレッシュホールド判定を行なうため非線型性が強く、また、高い検出確率で検出を行なうためには、4倍オーバーサンプル程度のデータが必要となる。

【0088】そこで、上記のように構成されるスペクトル拡散受信装置では、検出タイミングの精度を8倍サンプル精度以上にする場合、第2の補間装置2bによって4倍オーバーサンプル精度にしてから、パス検出器4によってタイミングを検出し、そのタイミングの近傍のデータに基づいて、第3の補間装置2cにて8倍オーバーサンプル精度以上にする。これにより、さらに検出確率を向上させることができる。

【0089】実施の形態10。図25は、本発明にかかるスペクトル拡散受信装置の実施の形態10の構成を示す図である。本発明にかかるスペクトル拡散受信装置は、受信拡散信号をN倍（Nは1以上の整数）オーバーサンプルでサンプル可能な第1のサンプル装置5と、第1のサンプル装置5出力をN回に1回サンプルする第2のサンプル装置5bと、N通りある第2のサンプル装置5のサンプルタイミングを切り換えるサンプルタイミング制御装置6と、第2のサンプル装置5b出力と参照符号の相関演算を行なうオーバーサンプルなしのマッチドフィルタ1と、マッチドフィルタ1出力をオーバーサンプルなしでコヒーレントに巡回積分する第1の巡回積分器3aと、第1の巡回積分器3a出力を2倍オーバーサンプルタイミングで補間する第1の補間装置2aと、第1の補間装置2a出力を電力に変換して巡回積分する第2の巡回積分器3bと、第2の巡回積分器3b出力をM倍（Mは2以上）オーバーサンプルタイミングで補間する第2の補間装置2bと、第2の補間装置2b出力から信号のタイミングを検出するパス検出器4と、第1のサンプル装置5aをK倍（ $K > N$ を満たす整数）オーバーサンプルタイミングに補間する第4の補間装置2dと、パス検出器4にて検出したタイミングで受信信号の復調を行う信号復調器8と、から構成され、マッチドフィルタ1は、チップレートで、すなわち、1倍オーバーサンプルで動作する。

【0090】なお、第1のサンプル装置5a（サンプル

装置5に相当）と、マッチドフィルタ1と、第1の巡回積分器3aと、第1の補間装置2aと、第2の巡回積分器3bと、第2の補間装置2bと、パス検出器4と、サンプル装置5と、サンプルタイミング制御装置6は、先に説明した実施の形態7と同様の構成であるため、同一の符号を付して説明を省略する。また、第1の補間装置2a、第2の補間装置2b、および第4の補間装置2dにおいて、遅延器21a~21eの段数や係数器23a~23cの係数は、各補間装置の性能および回路規模のバランス等を考慮し、それぞれ最適な段数および値にすることとしてもよい。

【0091】上記のように構成されるスペクトル拡散受信装置では、パス検出器4によって検出したタイミングで、受信信号を信号復調器8にて復調する。このとき、信号復調器8で連続的に復調する必要がある場合は、サンプルタイミング制御装置6によって変動したサンプルタイミングでは、性能が低下する。そのため、信号復調器8には、第1のサンプル装置5aからの信号を入力する必要がある。この場合、パス検出器4にて得られる受信信号のタイミングは、4倍オーバーサンプル精度であるため、第1のサンプル装置5aの動作は、4倍オーバーサンプルが必要となるが、本実施の形態では、第4の補間装置2dによって補間を行なうことにより、4倍オーバーサンプルより低い速度で、第1のサンプル装置5bを動作させることができる。

【0092】また、第2のサンプル装置2bは、オーバーサンプルなしで動作するが、サンプルタイミング制御装置6によってサンプルタイミングが1/2チップ変動する。そのため、第1のサンプル装置5aは、2倍オーバーサンプルで動作する必要がある、さらに、第4の補間装置2dは、2倍オーバーサンプルから4倍オーバーサンプルに変換する必要がある。

【0093】このように、本実施の形態においては、先に説明した実施の形態と同様の効果に加えて、第1のサンプル装置5aが2倍オーバーサンプル動作でよく、4倍オーバーサンプルで動作する場合に比べ消費電力を1/2にすることができる。また、第4の補間装置2dにより2倍オーバーサンプル信号を4倍オーバーサンプルに変換するので、信号復調器8においては従来と同等の性能が得られる。

【0094】従って、実施の形態1~10によれば、回路規模および消費電力の大幅な削減を実現するスペクトル拡散受信装置を得ることができる。

【0095】

【発明の効果】以上、説明したとおり、本発明によれば、マッチドフィルタにおいて、オーバーサンプルに付随するセレクトが不必要となるため、回路規模を大幅に削減させることができ、さらに、受信信号を格納するレジスタの個数も削減されるため、ここでも大幅に回路規模を削減させることができる、という効果を奏する。ま

た、この発明によれば、オーバーサンプルがないことから、マッチドフィルタの動作速度が遅くなるため、それに伴って消費電力を低減させることができる、という効果を奏する。また、同様の理由からマッチドフィルタ出力の時間分解能が低下することになるが、この発明によれば、補間手段によって時間分解能を向上させることができ、従来と同等の性能を実現することができる、という効果を奏する。

【0096】つぎの発明によれば、さらに、巡回積分手段の動作速度を、従来技術と比較して遅くすることができ、さらに、オーバーサンプルなしで動作することから、メモリ容量を、たとえば、256ワードから64ワードへと、1/4に削減させることができる。これにより、従来と比較して回路規模を大幅に削減できるとともに、消費電力も大幅に削減させることができる、という効果を奏する。

【0097】つぎの発明によれば、マッチドフィルタにおいて、オーバーサンプルに付随するセレクトが不必要となるため、回路規模を大幅に削減させることができ、さらに、受信信号を格納するレジスタの個数も削減されるため、ここでも大幅に回路規模を削減させることができる、という効果を奏する。また、オーバーサンプルがないことから、マッチドフィルタの動作速度が遅くなるため、それに伴って消費電力を低減させることができる、という効果を奏する。また、同様の理由からマッチドフィルタ出力の時間分解能が低下することになるが、この発明によれば、第1および第2の補間手段によって時間分解能を向上させることができ、従来と同等の性能を実現することができる、という効果を奏する。また、第2の巡回積分手段が2倍オーバーサンプルで動作しているため、4倍オーバーサンプルで動作する従来技術と比較して、メモリ容量を半分にでき、さらに、それに伴って消費電力も半分にできる、という効果を奏する。

【0098】つぎの発明によれば、各パスのタイミング検出後に補間を行なうため、パス検出手段の動作速度をより低速にすることができ、さらに、第3の補間手段が検出したパスの近傍でのみ動作するため、演算量を少なくすることができる、という効果を奏する。

【0099】つぎの発明によれば、検出タイミングの精度を8倍オーバーサンプル精度以上にする場合、第2の補間手段によって4倍オーバーサンプル精度に変更してから、パス検手段によってタイミングを検出し、その検出したタイミングの近傍の信号からさらに第3の補間手段によって8倍オーバーサンプル精度に変更する。これにより、さらに、検出タイミングの精度を向上させることができる、という効果を奏する。

【0100】つぎの発明によれば、マッチドフィルタに入力する受信信号のタイミングを、サンプルタイミング制御手段によって、たとえば、1/2チップ単位で切り替え、巡回積分手段によって切り換えられたタイミング

毎に巡回積分を行ない、平滑化手段によってノイズをカットする。これにより、エリアッシングの問題が無くなり、マッチドフィルタが1倍オーバーサンプルであっても、正確に2倍オーバーサンプルに変換することができる、という効果を奏する。また、マッチドフィルタは、オーバーサンプルに付随するセレクトが不必要となるため、回路規模を大幅に削減させることができ、さらに、受信信号を格納するレジスタの個数も削減されるため、ここでも大幅に回路規模を削減させることができる、という効果を奏する。また、オーバーサンプルがないことから、マッチドフィルタの動作速度が遅くなるため、それに伴って消費電力を低減させることができる、という効果を奏する。

【0101】つぎの発明によれば、第1の巡回積分手段のメモリ容量を大幅に削減でき、さらに、前記平滑化手段と比較して、第1の補間手段の動作速度を遅くでき、遅延器の数も大幅に削減できることから、伴って、回路規模と消費電力をより大幅に削減することができる、という効果を奏する。

【0102】つぎの発明によれば、パス検出手段を2倍オーバーサンプル精度で行ない、パスの検出後、そのタイミングの前後のデータから第3の補間手段を用いて補間する。これにより、パス検出手段の動作速度を低速にすることができ、さらに、第3の補間手段が検出したパスの近傍でのみ動作するため、より演算量を少なくすることができる、という効果を奏する。

【0103】つぎの発明によれば、検出タイミングの精度を8倍サンプル精度以上にする場合、第2の補間手段によって4倍オーバーサンプル精度にしてから、パス検出手段によってタイミングを検出し、そのタイミングの近傍のデータに基づいて、第3の補間手段にて8倍オーバーサンプル精度以上にする。これにより、さらに検出確率を向上させることができる、という効果を奏する。

【0104】つぎの発明によれば、第1のサンプル手段が2倍オーバーサンプル動作でよく、4倍オーバーサンプルで動作する場合に比べ消費電力を1/2にすることができる、という効果を奏する。また、第4の補間手段により2倍オーバーサンプル信号を4倍オーバーサンプルに変換するので、信号復調手段においては従来と同等の性能が得られる、という効果を奏する。

#### 【図面の簡単な説明】

【図1】 本発明にかかるスペクトル拡散受信装置の実施の形態1の構成を示す図である。

【図2】 図1に示したマッチドフィルタの構成例を示す図である。

【図3】 受信拡散信号のスペクトルを示す図である。

【図4】 2倍オーバーサンプルで動作しているマッチドフィルタ出力のスペクトルを示す図である。

【図5】 オーバサンプルなし（1倍オーバーサンプル）で動作するマッチドフィルタ出力のスペクトルを示す図

である。

【図 6】 図 1 に示した補間装置の構成例を示す図である。

【図 7】 オーバサンプリングなしから 2 倍オーバーサンプルに変換するフィルタの周波数特性を示す図である。

【図 8】 図 6 に示した補間装置の具体的な動作例を示す図である。

【図 9】 補間装置の動作を具体的に説明するための図である。

【図 10】 本発明にかかるスペクトル拡散受信装置の実施の形態 2 の構成を示す図である。

【図 11】 図 10 に示した巡回積分器の構成例を示す図である。

【図 12】 本発明にかかるスペクトル拡散受信装置の実施の形態 3 の構成を示す図である。

【図 13】 図 12 に示す第 2 の巡回積分器の構成例を示す図である。

【図 14】 本発明にかかるスペクトル拡散受信装置の実施の形態 4 の構成を示す図である。

【図 15】 本発明にかかるスペクトル拡散受信装置の実施の形態 5 の構成を示す図である。

【図 16】 本発明にかかるスペクトル拡散受信装置の実施の形態 6 の構成を示す図である。

【図 17】 オーバサンプルなしから 2 倍オーバーサンプルに変換する方法を説明するための図である。

【図 18】 図 16 に示した平滑化装置の構成例を示す図である。

【図 19】 タイミングを切り換えてオーバーサンプルなしから 2 倍オーバーサンプルに変換した信号のスペクトルとノイズのスペクトルを示す図である。

【図 20】 図 18 に示した平滑化装置の動作例を示す図である。

【図 21】 本発明にかかるスペクトル拡散受信装置の実施の形態 7 の構成を示す図である。

【図 22】 図 21 に示した第 2 の巡回積分器の動作例 \*

\* を示す図である。

【図 23】 本発明にかかるスペクトル拡散受信装置の実施の形態 8 の構成を示す図である。

【図 24】 本発明にかかるスペクトル拡散受信装置の実施の形態 9 の構成を示す図である。

【図 25】 本発明にかかるスペクトル拡散受信装置の実施の形態 10 の構成を示す図である。

【図 26】 従来におけるマッチドフィルタの出力例を示すものである。

【図 27】 巡回積分の動作を説明するための図を示すものである。

【図 28】 従来のマッチドフィルタと従来の巡回積分器を示すものである。

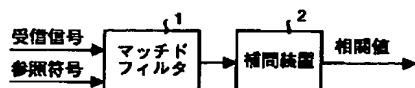
【図 29】 従来におけるマッチドフィルタの構成を示す図である。

【図 30】 従来における巡回積分器の構成を示す図である。

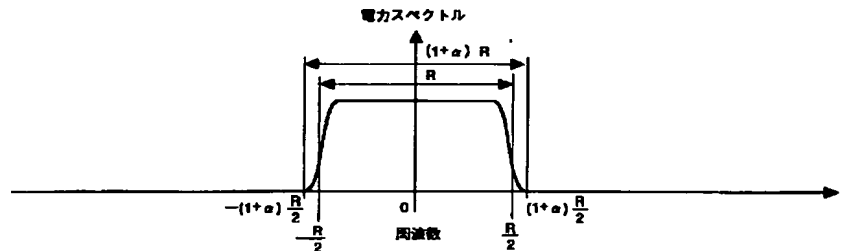
#### 【符号の説明】

1 マッチドフィルタ、2 補間装置、2 a 第 1 の補間装置、2 b 第 2 の補間装置、2 c 第 3 の補間装置、2 d 第 4 の補間装置、3 巡回積分器、3 a 第 1 の巡回積分器、3 b 第 2 の巡回積分器、4 パス検出器、5 サンプル装置、5 a 第 1 のサンプル装置、5 b 第 2 のサンプル装置、6 サンプルタイミング制御装置、7 平滑化装置、8 信号復調器、11 入力レジスタ、12 参照符号レジスタ、13 加算器、14 乗算器、21 a, 21 b, 21 c, 21 d, 21 e 遅延器、22 a, 22 b, 22 c 加算器、23 a, 23 b, 23 c 係数器、24 加算器、25 セレクタ、31, 35 加算器、32, 36 メモリ、33, 37 アドレス生成器、34 電力値計算器、71 遅延器、72 a, 72 b, 72 c 加算器、73 a, 73 b, 73 c 係数器、74 加算器、111 レジスタ、112 書き込み制御装置。

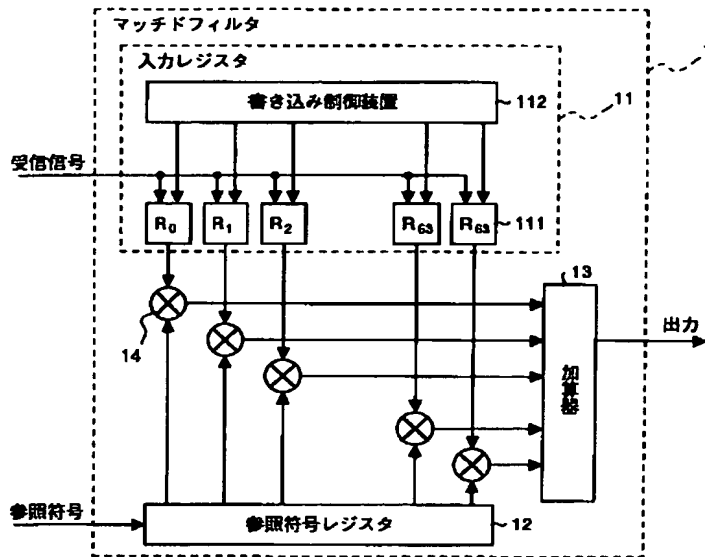
【図 1】



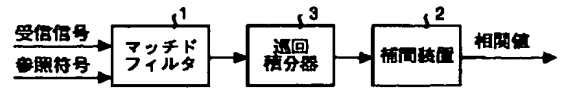
【図 3】



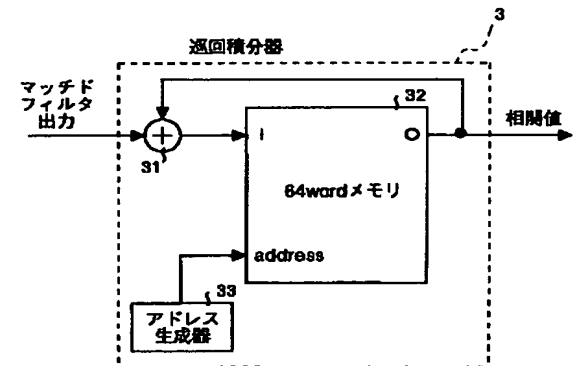
【図2】



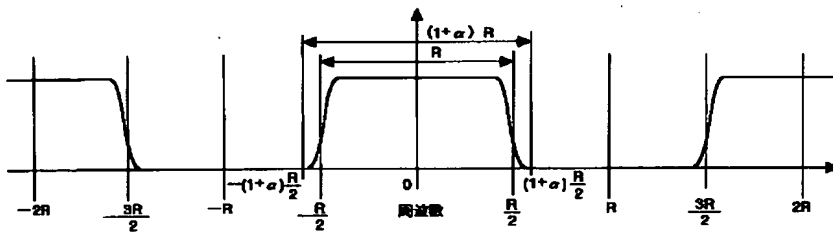
【図10】



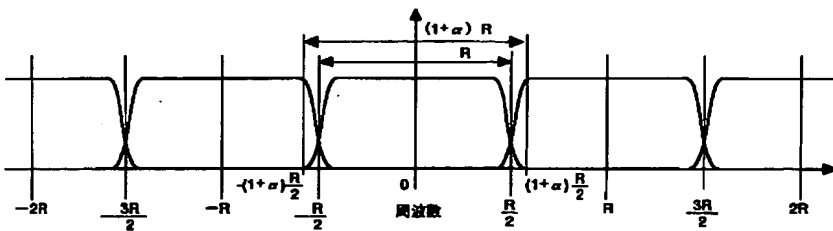
【図11】



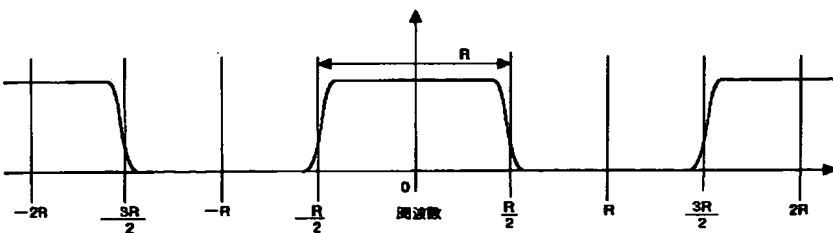
【図4】



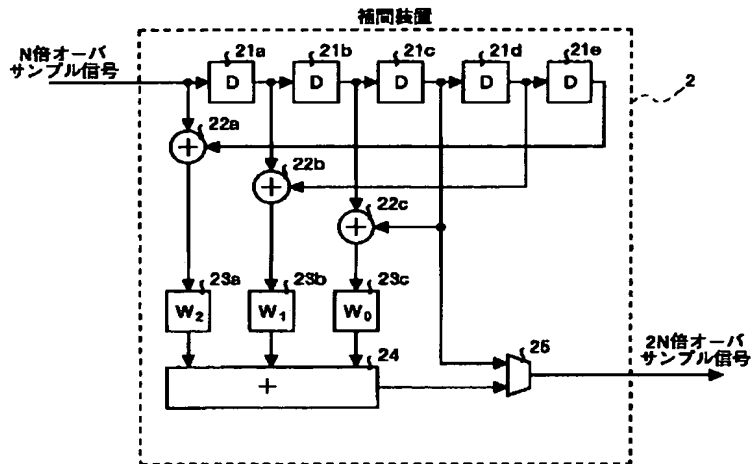
【図5】



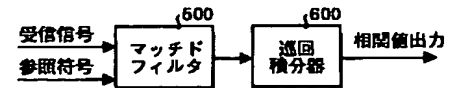
【図7】



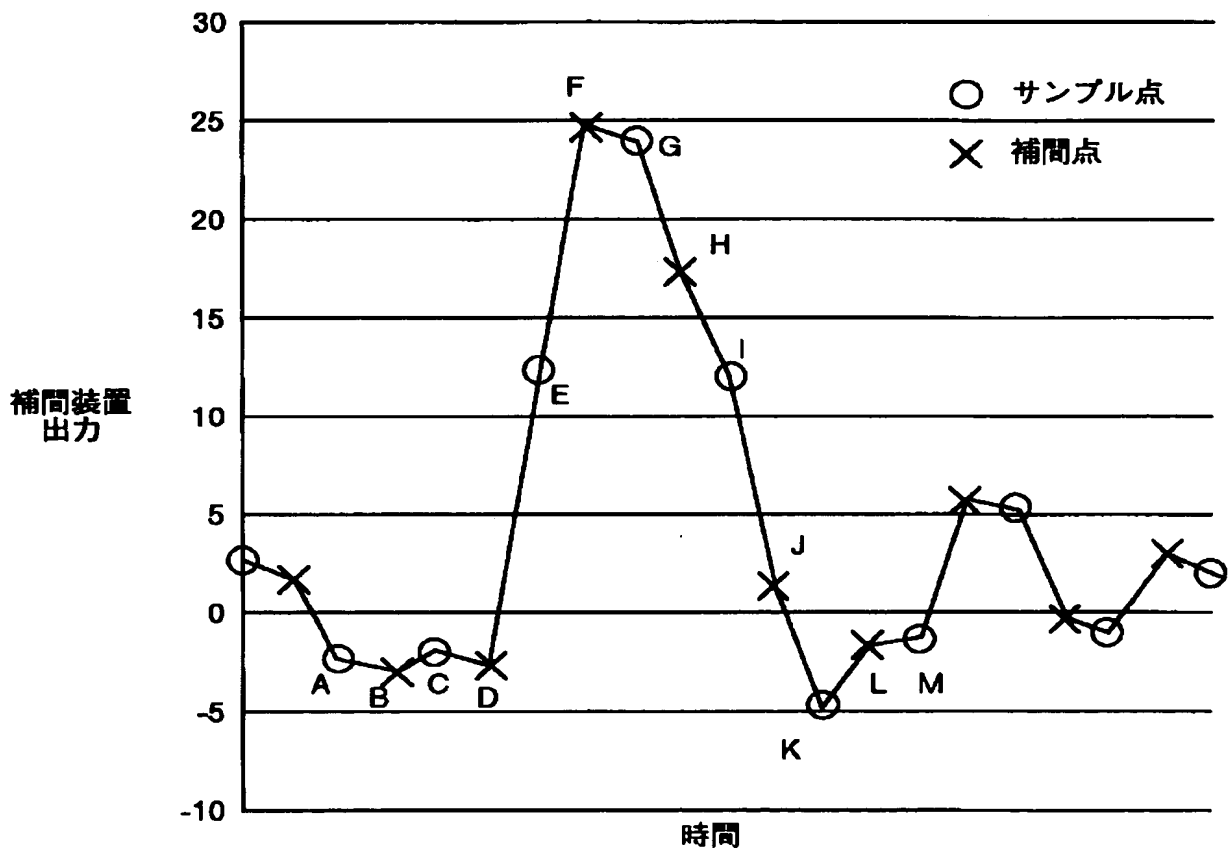
【図6】



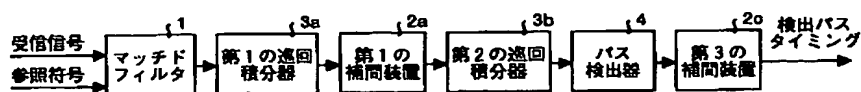
【図28】



【図9】

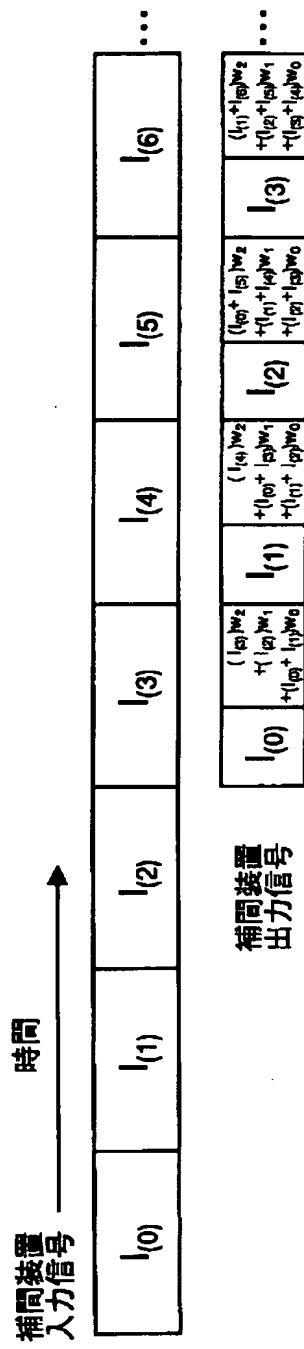


【図14】

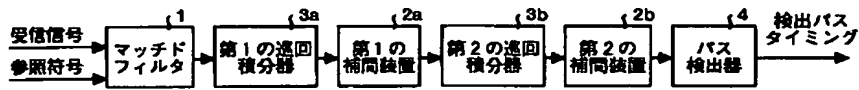




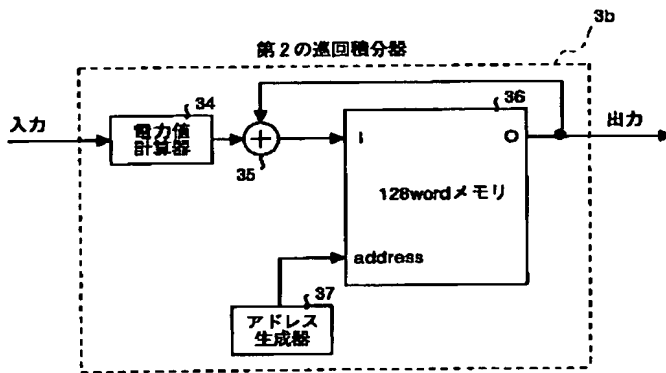
【図 8】



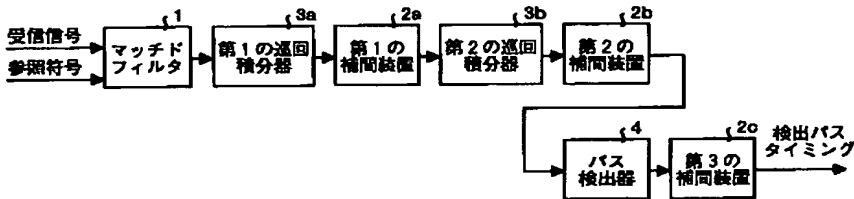
【図 12】



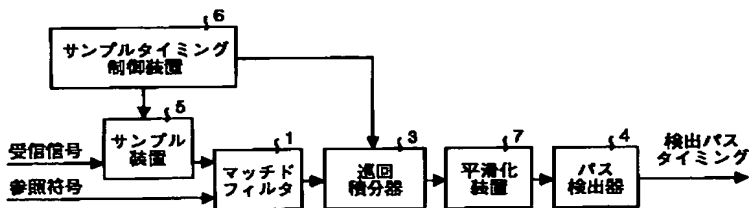
【図 13】



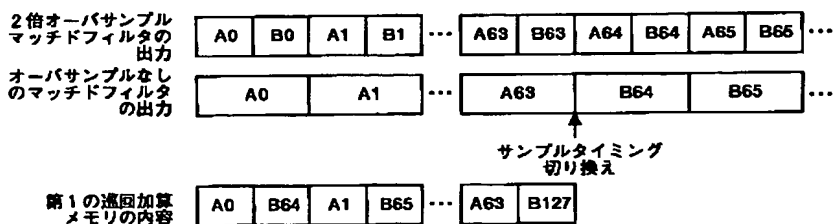
【図 15】



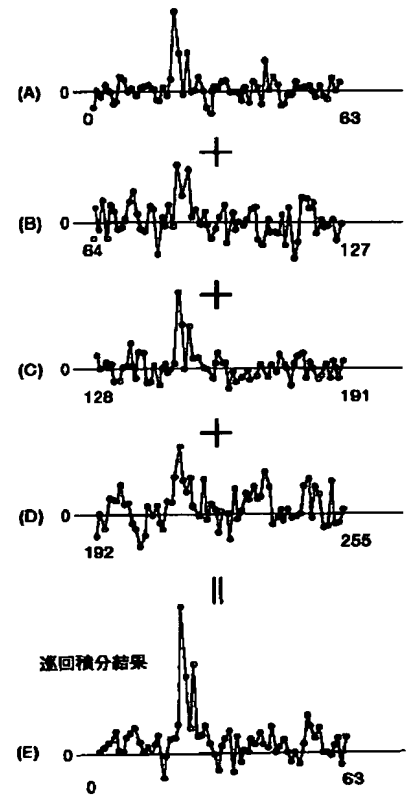
【図 16】



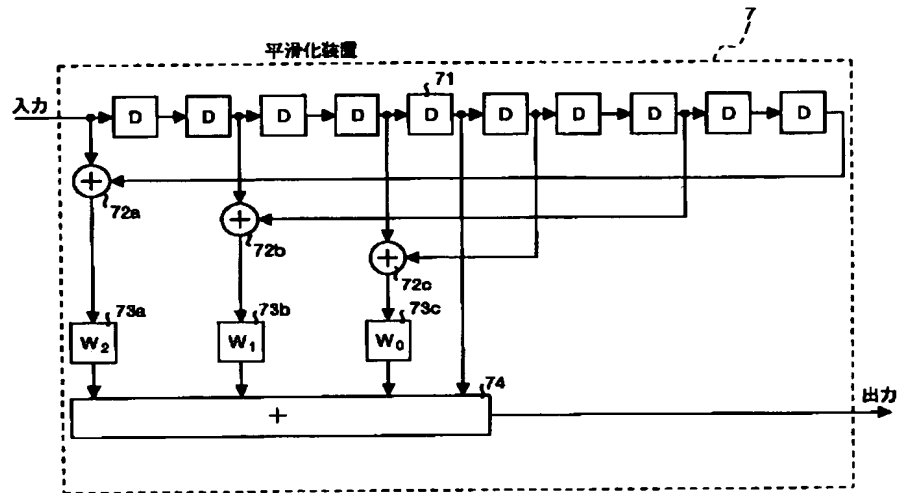
【図 17】



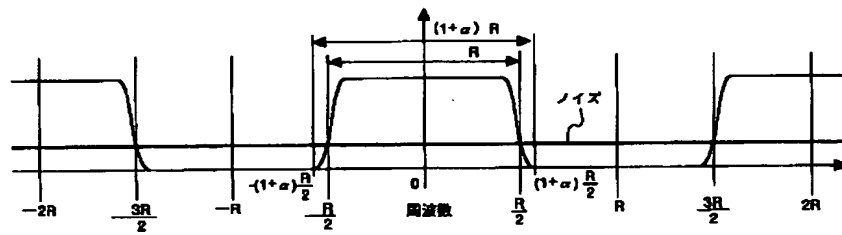
【図 27】



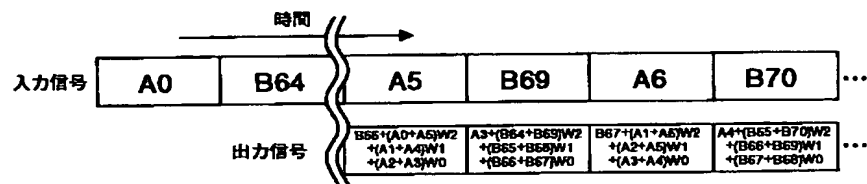
【図 18】



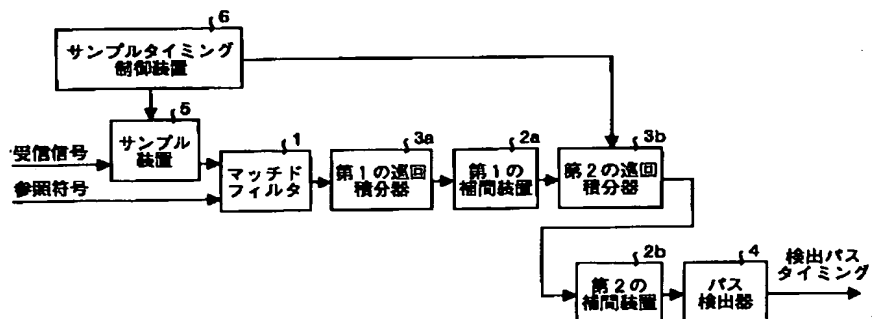
【図 19】



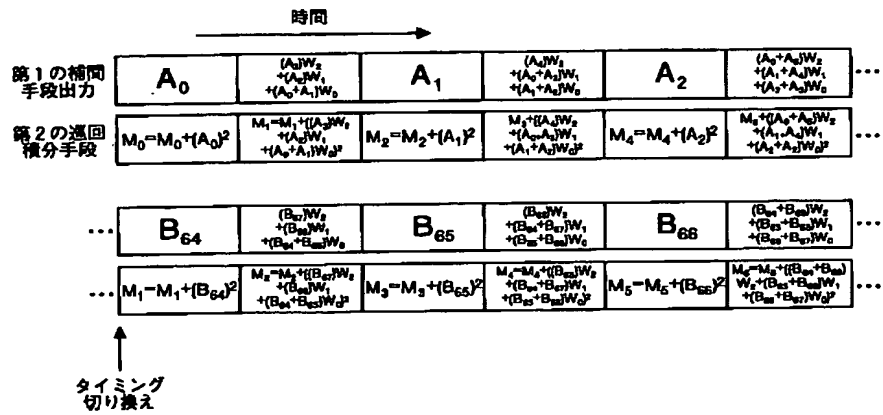
【図 20】



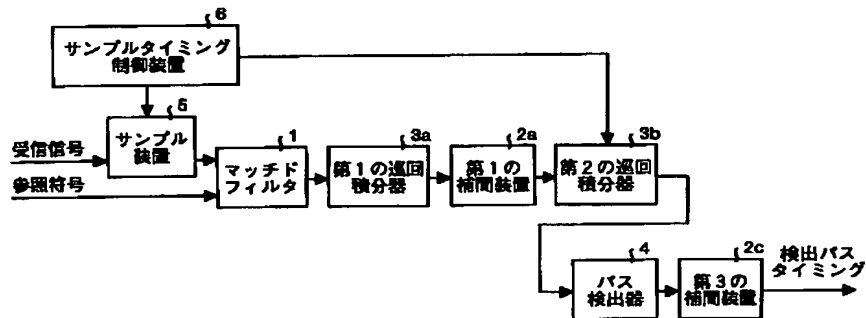
【図 21】



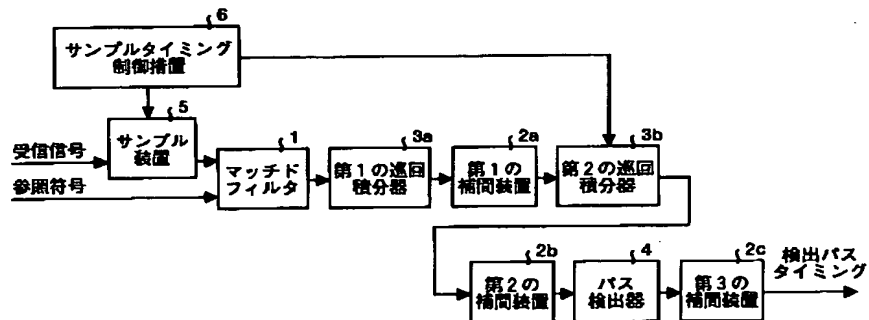
【図 22】



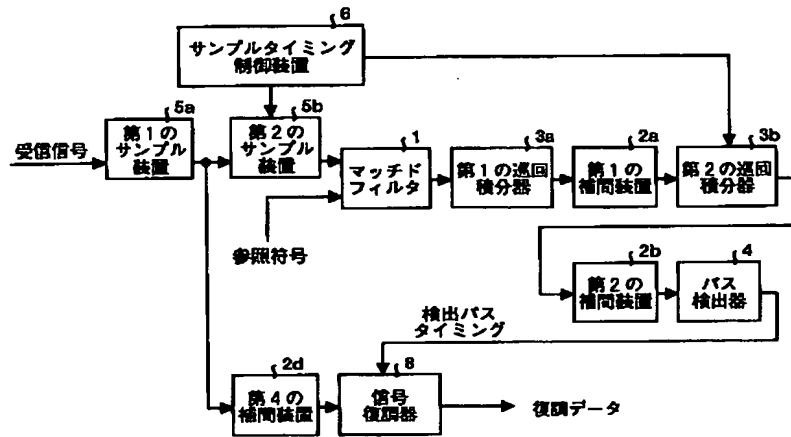
【図 23】



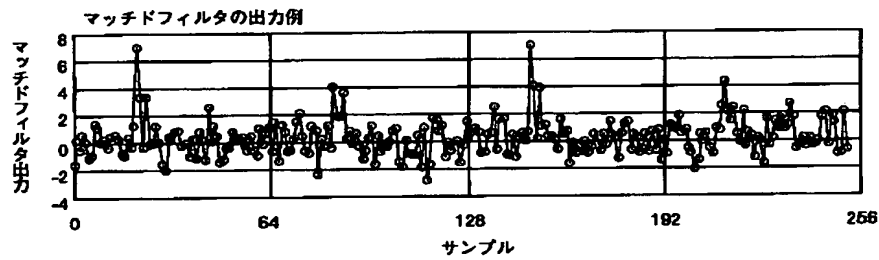
【図 24】



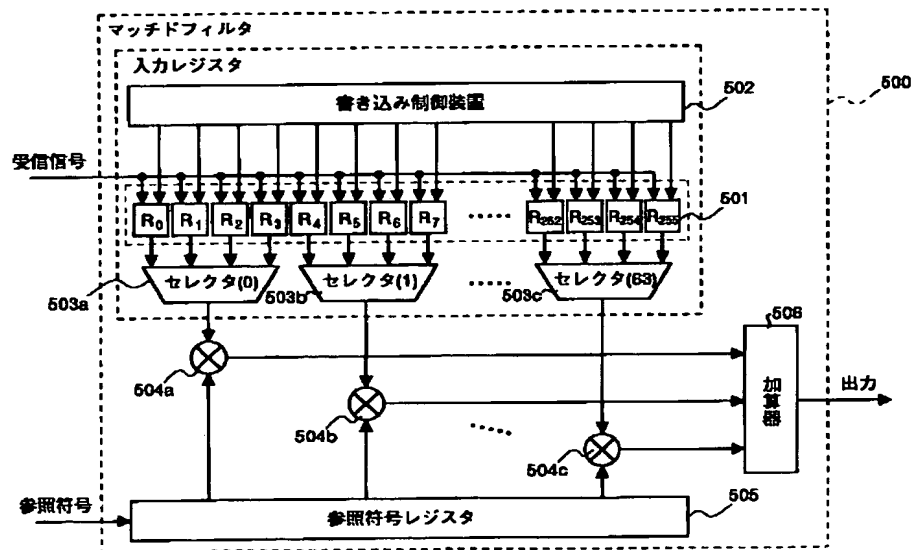
【図 25】



【図 26】



【図 29】



【図 30】

